**main()**

* **CAN\_WRITE**
* **SYS\_init**
* **CAN\_init**
* **Set baud rate**
* **EPROM READ**
* **EROM WRITE**

CANCON

RXSIDL

RXSIDH

RXFUL

RXDLC

**CAN\_read()**

EEADR

EECON

EEDATA

**EEPROM\_Read**

**MASK**

* **CANCON**
* **RX**
* **SIDL**
* **SIDH**

EEADR

EEDATA

EECON

PISbits

**EEPROM\_Write**

**CAWN**

**BRGWN**

**CIOCON**

**Delay**

**Set\_Baud rate()**

* **CANCON**
* **RX**
* **SIDL**
* **SIDH**

**FILTER**

CANCON

TXSIDL

TXSIDH

TXDLC

Delay

**CAN\_Write()**

**TRIS**

**RX**

**RX**

**CAN\_init()**

**SYS\_init()**

* **GIE**
* **PEIE**
* **Delay**